

IMAGE PICKUP DEVICE, ITS CONTROL METHOD AND COMPUTER- READABLE MEDIUM

Publication number: JP2001326850

Publication date: 2001-11-22

Inventor: ISHIKAWA MOTOHIRO; HIRAMATSU MAKOTO

Applicant: CANON KK

Classification:

- international: G03B7/08; G03B17/48; G03B19/02; G06T5/50; H04N5/225; H04N5/235; G03B7/08; G03B17/48; G03B19/02; G06T5/50; H04N5/225; H04N5/235; (IPC1-7): H04N5/235; G03B7/08; G03B17/48; G03B19/02; G06T5/50; H04N5/225

- European:

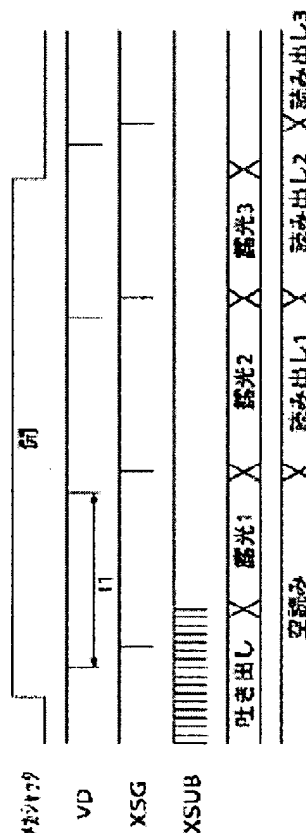
Application number: JP20000143593 20000516

Priority number(s): JP20000143593 20000516

Report a data error here

Abstract of JP2001326850

PROBLEM TO BE SOLVED: To provide an image pickup device that can obtain excellent image quality even at the long time exposure photographing. **SOLUTION:** Whether or not an exposure time exceeds a predetermined threshold in the photographing is discriminated and when the exposure time exceeds the threshold, a CCD 102 is read for a plurality of times during one exposure, and a RAM 109 records video signals obtained by the reading operation and the recorded video signals are calculated to generate one video signal.



Data supplied from the esp@cenet database - Worldwide

Family list7 family members for: **JP2001326850**

Derived from 5 applications

Back to JP2001326850

- 1 Image input apparatus**
Inventor: HIRAMATSU MAKOTO (JP); ISHIKAWA MOTOHIRO (JP) **Applicant:** CANON KK (JP)
EC: H04N5/217S3; H04N5/235E **IPC:** H04N5/217; H04N5/235; H04N5/217 (+3)
Publication info: **EP1156673 A2** - 2001-11-21
EP1156673 A3 - 2001-12-19
- 2 IMAGE PICKUP DEVICE, ITS CONTROL METHOD AND COMPUTER-READABLE MEDIUM**
Inventor: ISHIKAWA MOTOHIRO; HIRAMATSU MAKOTO **Applicant:** CANON KK
EC: **IPC:** G03B7/08; G03B17/48; G03B19/02 (+15)
Publication info: **JP2001326850 A** - 2001-11-22
- 3 IMAGE INPUT DEVICE AND PROCESSING METHOD FOR IMAGE DATA**
Inventor: HIRAMATSU MAKOTO **Applicant:** CANON KK
EC: **IPC:** H04N5/217; H04N5/235; H04N5/335 (+6)
Publication info: **JP2001326851 A** - 2001-11-22
- 4 Image input apparatus**
Inventor: HIRAMATSU MAKOTO (JP); ISHIKAWA MOTOHIRO (JP) **Applicant:**
EC: H04N5/217S3; H04N5/235E **IPC:** H04N5/217; H04N5/235; H04N5/217 (+3)
Publication info: **US7023479 B2** - 2006-04-04
US2002085112 A1 - 2002-07-04
- 5 Image input apparatus having addition and subtraction processing**
Inventor: HIRAMATSU MAKOTO (JP); ISHIKAWA MOTOHIRO (JP) **Applicant:** CANON KK (JP)
EC: H04N5/217S3; H04N5/235E **IPC:** H04N5/217; H04N5/235; H04N5/217 (+2)
Publication info: **US2005253935 A1** - 2005-11-17

Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-326850

(P2001-326850A)

(43) 公開日 平成13年11月22日 (2001. 11. 22)

(51) Int.Cl. ⁷	識別記号	F I	デコード ⁸ (参考)
H 0 4 N 5/235		H 0 4 N 5/235	2 H 0 0 2
G 0 3 B 7/08		G 0 3 B 7/08	2 H 0 5 4
	17/48		2 H 1 0 4
	19/02		5 B 0 5 7
G 0 6 T 5/50		G 0 6 T 5/50	5 C 0 2 2
審査請求 未請求 請求項の数 9 O L (全 15 頁) 最終頁に続く			

(21) 出願番号 特願2000-143593(P2000-143593)

(22) 出願日 平成12年 5 月16日 (2000. 5. 16)

(71) 出願人 000001007

キヤノン株式会社

東京都大田区下丸子 3 丁目30番 2 号

(72) 発明者 石川 基博

東京都大田区下丸子 3 丁目30番 2 号 キヤ
ノン株式会社内

(72) 発明者 平松 誠

東京都大田区下丸子 3 丁目30番 2 号 キヤ
ノン株式会社内

(74) 代理人 100081880

弁理士 渡部 敏彦

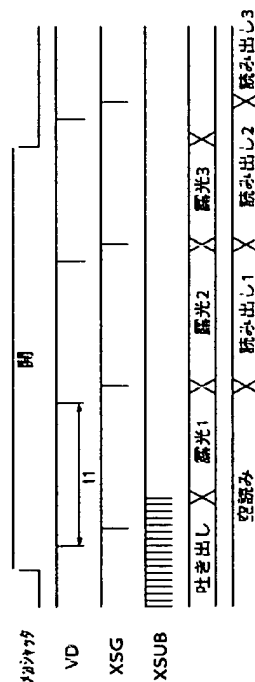
最終頁に続く

(54) 【発明の名称】 撮像装置、その制御方法およびコンピュータ読み取り可能な媒体

(57) 【要約】

【課題】 長時間露光撮影時においても良好な画質を得ることができる撮像装置を提供する。

【解決手段】 撮影時、露光時間が予め決められた閾値を越えるか否かを判別し、閾値を越える場合、1回の露光動作中、CCD 102に対して複数回の読み出し動作を行い、この読み出し動作により得られた複数の映像信号をRAM 109に記録し、記録された複数の映像信号を演算して1つの映像信号を生成する。



【特許請求の範囲】

【請求項1】 露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する撮像装置であって、撮影時、露光時間が予め決められた閾値を越えるか否かを判別する判別手段と、

前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行う読み出し手段と、

該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に記録する記録手段と、

該記録された複数の映像信号を演算して単一の映像信号を生成する生成手段とを備えたことを特徴とする撮像装置。

【請求項2】 前記1回の露光動作の開始時に1度だけ前記撮像素子に蓄積された電荷の吐き出し動作を行うことを特徴とする請求項1記載の撮像装置。

【請求項3】 前記露光時間が予め決められた閾値を越える場合、前記読み出し手段は、前記1回の露光動作中、前記閾値を最大露光時間として複数回の読み出し動作を行うことを特徴とする請求項1記載の撮像装置。

【請求項4】 本露光の前後に読み出された暗電流信号を本露光の映像信号の補正に用いることを特徴とする請求項1記載の撮像装置。

【請求項5】 本露光の前後に読み出された1回の暗電流信号を複数回の本露光の映像信号の演算に用いることを特徴とする請求項1記載の撮像装置。

【請求項6】 前記1回の露光動作中、n回の読み出し動作を行う場合、前記記録媒体に記録されるデジタルデータのデータビット長を $\log_2 n$ ビット以上に増やすことを特徴とする請求項1記載の撮像装置。

【請求項7】 前記1回の露光動作中、n回の読み出し動作を行う場合、絞り制御値をn倍に設定することを特徴とする請求項1記載の撮像装置。

【請求項8】 露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する撮像装置の制御方法であって、撮影時、露光時間が予め決められた閾値を越えるか否かを判別し、

前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行い、

該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に記録し、

該記録された複数の映像信号を演算して単一の映像信号を生成することを特徴とする撮像装置の制御方法。

【請求項9】 露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する際、

撮影時、露光時間が予め決められた閾値を越えるか否かを判別し、

前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行い、

該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に記録し、

該記録された複数の映像信号を演算して単一の映像信号を生成する内容を有することを特徴とする撮像装置に適用されるコンピュータ読み取り可能な媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する撮像装置、その制御方法およびコンピュータ読み取り可能な媒体に関する。

【0002】

【従来の技術】図14は従来の撮像装置の構成を示すブロック図である。撮影装置は、絞り兼用シャッター100a、レンズ101a、撮像素子102a、タイミングジェネレータ(TG)105a、相関2重サンプリング回路(CDS)103aおよびA/D変換器104a、CPU106a、ROM108a、RAM109a、記録部110aおよび操作部107aから構成される。このうち、CDS103aおよびA/D変換器104aはアナログ部である。

【0003】撮像素子102aは、TG105aからの制御信号にしたがって動作する。TG105a、CDS103aおよびA/D変換器104aの設定は、シリアル通信線(図示せず)を介してCPU106aによって行われる。CPU106aは、操作部107aからの入力信号にしたがって、撮影のための各部を制御する。また、操作部107aは機器を操作するために使用される。

【0004】撮像時の動作は以下の通りである。まず、操作部107aから映像を撮影するための命令が入力されると、CPU106aは撮像系の電源(図示せず)を投入し、電源電圧が一定に落ち着いた後、TG105a、CDS103a、A/D変換器104aを任意に設定して撮影を開始する。

【0005】まず、CPU106aからTG105aにクロックおよび水平・垂直同期信号が送られる。この信号に基づき、TG105aは撮像素子102aに駆動信号を出力し、CDS103aおよびA/D変換器104aにサンプリングクロックを出力する。撮像素子102aから出力された映像信号は、A/D変換器104aに入力され、サンプリングクロックのレートにしたがって、デジタルデータとしてCPU106aに送られる。以上の動作を一定時間行い、電源投入後の初期化動作とする。

【0006】1回の撮影動作はつぎの通りである。まず、初期化動作終了後、AE・AF動作を行う。設定さ

れた周期の同期信号に基づき、撮像素子102aを駆動する。CPU106aは、A/D変換器104aから出力された1周期分のデジタルデータをRAM109aの任意の領域に記録し、このデータに対して任意の演算を行うことで絞リ兼用シャッタ100aおよびレンズ101aの位置を任意の制御値分駆動し、露出および焦点距離を合わせると共に、本露光時の露光時間を算出する。

【0007】AE・AF動作終了後、画像撮影のための本露光および読み出し動作を行う。図15は本露光および読み出し時の駆動信号の変化を示すタイミングチャートである。まず、本露光期間の開始となるVD信号が送られ、この時点から読み出しパルスXSGが出力されるまでの期間、撮像素子102aに蓄積された電荷を吐き出すための高速読み出しパルスXSUBが出力される。この期間が空読み期間となる。

【0008】読み出しパルスXSGの出力後、先に計算された露光時間に見合うだけの電子シャッタパルスXSUBが出力された後、本露光動作となる。そして、任意の露光時間経過後、絞リ兼用シャッタ100aを閉じて露光を終了する。次の読み出しパルスXSGの出力後から読み出し動作となる。

【0009】この後、転送パルス（図示せず）にしたがって、撮像素子102aから読み出された映像信号はCDS103a、A/D変換器104aを介してデジタルデータに変換されると、CPU106aはこのデータをRAM109aの任意の領域に記録し、撮影動作を完了する。

【0010】

【発明が解決しようとする課題】しかしながら、従来の撮影装置では、長時間露光動作を行う場合、撮像素子102aからのセンサ出力電圧がアナログ部のダイナミックレンジを越えない範囲に抑える必要があり、また、長時間露光では暗電流成分の増加等により信号成分が減少し、SN比が悪化する傾向があるため、画質を落とさずに長時間撮影を行うことは難しかった。

【0011】そこで、本発明は、このような状況に鑑みてなされたものであり、長時間露光撮影時においても良好な画質を得ることができる撮像装置、その制御方法およびコンピュータ読み取り可能な媒体を提供することを目的とする。

【0012】

【課題を解決するための手段】上記目的を達成するために、本発明の請求項1に記載の撮像装置は、露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する撮像装置であって、撮影時、露光時間が予め決められた閾値を越えるか否かを判別する判別手段と、前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行う読み出し手段と、該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に

記録する記録手段と、該記録された複数の映像信号を演算して単一の映像信号を生成する生成手段とを備えたことを特徴とする。

【0013】請求項8に記載の撮像装置の制御方法は、露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する撮像装置の制御方法であって、撮影時、露光時間が予め決められた閾値を越えるか否かを判別し、前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行い、該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に記録し、該記録された複数の映像信号を演算して単一の映像信号を生成することを特徴とする。

【0014】請求項9に記載のコンピュータ読み取り可能な媒体は、露光動作中、撮像素子に対して読み出し動作を行い、映像信号をデジタルデータに変換して記録媒体に記録する際、撮影時、露光時間が予め決められた閾値を越えるか否かを判別し、前記閾値を越える場合、1回の露光動作中、前記撮像素子に対して複数回の読み出し動作を行い、該複数回の読み出し動作により得られた複数の映像信号を前記記録媒体に記録し、該記録された複数の映像信号を演算して単一の映像信号を生成する内容を有することを特徴とする撮像装置に適用される。

【0015】

【発明の実施の形態】本発明の撮像装置、その制御方法およびコンピュータ読み取り可能な媒体の実施の形態を図面を参照して説明する。

【0016】〔第1の実施形態〕図1は第1の実施形態における撮像装置の構成を示すブロック図である。この撮像装置は、レンズ101、絞リ兼用シャッタ100、駆動部112、インターライン式CCD102、相関2重サンプリング回路（CDS）103、A/D変換器104、タイミングジェネレータ（TG）105、CPU106、ROM108、RAM109、記録部110、表示部111および操作部107から構成される。このうち、CDS103およびA/D変換器104はアナログ部である。

【0017】駆動部112はレンズ101および絞リ兼用シャッタ100を駆動する。TG105は撮像素子（CCD）102を駆動するためのタイミング信号を生成する。記録部110は映像信号を記録する。表示部111は撮影した映像を表示する。

【0018】操作部107には、リリースボタン（図示せず）、絞リ値、感度、撮影時間を設定するためのスイッチおよびメインスイッチが設けられている。リリースボタンはスイッチS1、S2がオンになる2段階の状態を有しており、スイッチS2のオン状態は必ずスイッチS1のオン状態を通過した後に実現される。

【0019】本撮影装置では、露光時間によって撮影シーケンスを通常露光モードと長秒露光モードの2つのモ

ードに切り替える。この切り替えは、操作部107で設定された露光時間、または撮影前の演算により求められた露光時間に応じて行われる。

【0020】図2および図3は撮影動作処理手順を示すフローチャートである。この処理プログラムはROM108に格納されており、CPU106によって実行される。まず、通常露光モードでの撮影を示す。操作部107でメインスイッチがオンになると（ステップS1）、撮影装置は表示部111に動画を表示するムービーモードに移行する（ステップS2）。このムービーモードにおいて、CPU106は、TG105、CDS103およびA/D変換器104に対してムービー動作の設定を行い、TG105に水平・垂直同期信号の出力を開始する。

【0021】ムービー用の映像周期に合った同期信号がTG105に送られると、任意の周期でCCD102の露光・読み出しが行われる。CCD102からの信号は、CDS103およびA/D変換器104を介してデジタル信号に変換された後、CPU106に送られ、RAM109に一時記録される。1周期分の信号を記録した後、CPU106はRAM109の映像信号に対して任意の信号変換を行い、表示用の信号に変換する。変換後、CPU106は順次、映像信号を表示部111に送り、ムービー映像として表示する。

【0022】この状態で、スイッチS1、S2が押されたか否かを判別し（ステップS3、S4）、スイッチS1が押されていない場合、ステップS2の処理に戻る。一方、スイッチS1が押されてオンになり、スイッチS2が押されていない状態では、撮影装置は測距モードに移行する（ステップS17）。また一方、スイッチS1、S2の両方が同時に押されてオンになった場合、測距モードに移行せず、直ちに本撮影の露光モードに移行する（ステップS5）。

【0023】測距モードでは、CPU106は、各部に対して静止画撮影のための設定を行い、静止画用の同期信号をTG105に送る。TG105は、静止画用駆動信号をCCD102に送り、静止画映像信号の露光・読み出しを行い、CDS103、A/D変換器104を介して読み出されたデジタル映像信号をRAM109に記録する。CPU106は、RAM109に記録された映像信号に対して演算処理を行い、絞り値を求め、駆動部112に制御値を送って適正露光とした後、AF制御値を求めるための露光に移行する。

【0024】CPU106は数点の設定された位置にレンズ101を順次移動させ、各位置で撮影を行う。レンズ位置をずらした複数枚の映像信号をRAM109に記録した後、AF制御値を求めるための演算を行う。制御値が任意の閾値以内であるか否かを判別し（ステップS18）、制御値が任意の閾値以内である場合、AE・AF調整を終了する。一方、制御値が閾値より大きい場

合、これまでの評価回数を設定し、設定した評価回数が任意の回数（閾値）以内であるか否かを判別し（ステップS19）、任意の回数以内である場合、CPU106は、求めた制御値を駆動部112に送り、再度、AF動作を行う。これ以降、評価値が適切な値となるまでステップS17の処理に戻って任意の回数、調整を行う。調整終了後、さらに、スイッチS1が押し続けられている場合、現在のAE・AF状態を保持する。調整終了もしくは任意の調整回数終了後、AE・AF動作を終了し、CPU106は再びステップS2に戻ってムービーモードに移行する。このとき、適正露出およびピントの合った映像信号が表示される。

【0025】一方、ステップS4でスイッチS2が押されてオンになると、前述したように、撮影装置は本撮影（露光）モードに移行する。まず、CPU106は測距モードに移行し、再度、AE・AF動作を繰り返し行い、適正な画質の映像が得られるように調整を行い、かつ本露光時の露光時間を求める（ステップS6）。

【0026】露光時間が閾値より大きいかな否かを判別し（ステップS7）、露光時間が閾値以下である場合、AE・AF調整後、CPU106は通常撮影（露光）モードに移行する（ステップS14）。

【0027】図4は通常露光モードにおけるCCD駆動信号の変化を示すタイミングチャートである。まず、本露光用の同期信号の出力を開始し、CCD102の本露光読み出しを開始する。各部の動作を安定させるための任意の時間が経過した後、メカシャッターを開く。このとき、CCD102は電子シャッターによる電荷吐き出し状態となる。

【0028】先に演算された露光時間に基づいたタイミングで電子シャッターを止め、本露光を開始する（ステップS15）。求めた露光時間が経過した後、CPU106はメカシャッターを閉じ、本露光を終了する。

【0029】次の同期信号XSGの任意のタイミングから露光された映像信号の読み出しを開始する（ステップS16）。本露光データは、ムービーモード時と同様、CDS103およびA/D変換器104を通じてデジタルデータに変換され、CPU106によりRAM109の任意の領域に記録される。

【0030】CPU106は、RAM109に記録されたデータに対し、記録する画像フォーマットに応じた信号変換を行い（ステップS20）、再度、RAM109の別の領域に記録する。任意の画像フォーマットに変換された映像信号は記録部110に送られ、記録媒体に記録される。

【0031】また、CPU106は、信号変換前のデータに対し、ムービーモード時と同様の信号変換を行い、変換後の信号を表示部111に送り、撮影画像を表示する（ステップS21）。この時点でスイッチS2が押し続けられているか否かを判別し（ステップS22）、ス

スイッチS2が押し続けられている場合、連写モードであるか否かを判別する(ステップS23)。

【0032】撮影時のモードが単写モードである場合、ステップS21の処理に戻ってスイッチS2が放されるまで表示部111における撮影画像の表示を継続する。一方、ステップS23で連写モードである場合、ステップS7の処理に戻って再度、撮影を行う。このとき、AE・AF調整処理を行う測距モードに移行せず、1枚目の映像撮影時と同じパラメータを使用して本露光モードを継続し、信号の読み出し、映像信号変換、記録というシーケンスを繰り返す。一方、ステップS22でスイッチS2が放された場合、CPU106は、本露光モードから抜け出し、再びステップS2のムービーモードに移行し、任意の設定を行い、表示部111にムービーを表示する。

【0033】つぎに、長秒露光モードを示す。ステップS7において操作部107で設定された露光時間、あるいは測距モードで計測された露光時間が予め設定された露光時間より長い場合、CPU106は長秒露光モードの動作を開始する(ステップS8)。

【0034】長秒露光モードは、露光時間を予め決められた一定時間毎に区切って露光・読み出しを行い、出力される複数枚の映像信号を加算し、最終的に1枚の映像信号を得るモードである。図5は長秒露光モードにおけるCCD駆動信号の変化を示すタイミングチャートである。図中、 t_1 は1回の露光時間の単位時間であり、単位時間 t_1 の露光を複数回繰り返して複数枚の映像信号を取得し、取り込まれた映像信号をメモリ上で加算して最終的な映像信号を取得する。

【0035】図6は露光時間に対するCCD出力電圧の変化を示すグラフである。長秒撮影時では、映像信号に暗電流成分が乗った信号がCCD102から出力されるが、この暗電流増加分を単位時間 t_1 での値を最大値として設定することで、単位時間 t_1 以上の長秒撮影においても、A/D変換器104の入力レンジを広げることなく映像信号を取り込むことが可能となる。これにより、ダイナミックレンジを広くすることができ、S/N比の高い映像信号が得られる。以下、図2、図3のフローチャートにしたがって長秒露光モードにおける動作を示す。

【0036】まず、ムービーモードにおいて、スイッチS1が押され、測距結果から露光時間の単位である時間 t_1 より長い露光時間が設定されたものとする。CPU106はAEデータを基に絞りを任意の値に調整し、ムービーモードに移行する。長秒時のムービーモードでは、露光時間が通常露光単位時間 t_1 の複数倍になるので、表示フレームレートが下がるが、加算処理をせずに表示させることも操作部107の設定により可能である。

【0037】ここでは、露光時間が単位時間 t_1 の4倍

である場合の動作を示す。図7は露光時間が通常露光単位時間 t_1 の4倍である場合の撮像動作を示すタイミングチャートである。図8は図7の場合のCCD駆動信号の変化を示すタイミングチャートである。まず、CPU106は、ムービーモードにおいてTG105等の設定を行う。このとき、TG105が出力するCCD(センサ)への電子シャッタパルスXSUBが4V(垂直同期)期間に一度だけ出力するような設定を行い、センサの駆動を開始する。

【0038】センサから1V期間毎に適正露光時間の1/4分の信号が読み出され、CDS103、A/D変換器104を介してデジタルデータとしてCPU106に送られ、RAM109の任意の領域に記録される。

【0039】CCD102では、4V期間に1回だけ電子シャッタによる電荷吐き出し動作が行われる。したがって、電子シャッタパルスが加えられない4V期間の映像信号は連続的に露光された映像信号となっている。

【0040】CPU106は、RAM109に記録された映像信号に対し、最初にCCD102の欠陥画素補正を順次行っていく。4枚分の映像信号が記録された時点でCPU106は4枚の映像信号を加算し、1枚の映像信号に変換し、更に表示用のための信号変換を行い、RAM109の別の領域に記録する。表示用信号は次の表示用信号が作成されるまでの4V期間RAM109に保持され、同じ映像が表示される。

【0041】ムービーモード中、ステップS4でスイッチS2が押された場合、本露光モードに移行し(ステップS5)、露光時間などを確認するために、AE・AF動作を行う。このAE・AF動作は、シャッタタイムラグを抑えるため、1V(垂直同期)期間分の信号で行われ、絞り値等については1V期間分の信号から適正露光時間にした場合の制御値を求める。このAE・AF動作が完了し、AE・AF評価値が閾値より大きいかな否かを判別する(ステップS6)。AE・AF評価値が閾値より大きい場合、ステップS2の処理に戻り、一方、AE・AF評価値が閾値以下である場合、露光時間が閾値より長いかな否かを判別する(ステップS7)。露光時間が閾値より長い場合、長秒撮影モードに移行する(ステップS8)。

【0042】本撮影モードでは、通常撮影と同様、本露光用の同期信号の出力を開始し、CCD102の本露光読み出しを開始する。各部の動作を安定させるための任意の時間が経過した後、メカシャッタを開き、先に演算された露光時間に基づいたタイミングで電子シャッタを止め、本露光を開始する(ステップS9)。

【0043】露光時間中、電子シャッタパルスを出さず、読み出しパルスXSG信号が来たときにはそれまでの露光による信号を順次読み出し、ムービーモードと同様、CDS103、A/D変換器104を介してデジタル化した後、RAM109の任意の領域に記録する。C

PU106は、記録された映像信号に対し、順次、欠陥補正を行う。CPU106は、1V期間の映像信号記録が終了する毎に残り露光時間を計算し、残り露光時間と1Vの最大露光時間に等しい閾値とを比較する（ステップS10）。残り露光時間が閾値以上である場合、ステップS9の処理に戻って露光・読み出しを再び行う。

【0044】CPU106は、残り露光時間が閾値より短くなると、最終露光段階に移行する（ステップS11）。CPU106は、任意の露光時間経過後、メカシャッタを閉じ、本露光を終了し、次の同期信号の任意のタイミングから最後の映像信号の読み出しを開始する（ステップS12）。CPU106は、全データがRAM109に記録された後、全映像信号を加算し、1枚の映像信号としてRAM109に記録する（ステップS13）。

【0045】映像信号加算時のビット長は加算時の桁あふれによるクリップが生じないような長さにする。これは、例えば、通常撮影時に1画素10ビットで記録した場合、長秒時に露光回数をn回とすると、最低 $(10 + \log_2 n)$ ビット分必要となる。尚、この加算処理は、処理速度に余裕がある場合、露光中の欠陥補正終了後に行うことも可能であり、その場合、RAM109の領域を節約することができる。

【0046】そして、記録する画像フォーマットに応じた信号変換を行う（ステップS20）。このとき、映像信号の黒レベルは、加算したデータから読み取ったものを使用し、変換後のデータをRAM109の別の領域に記録する。任意の画像フォーマットに変換された映像信号は、記録部110に送られ、記録媒体に記録される。

【0047】また、CPU106は、加算後のデータに対し、ムービーモード時と同様の信号変換を行い、変換後の信号を表示部111に送り、撮影画像を表示する（ステップS21）。画像表示後、通常露光撮影と同様、スイッチS2が放された後、CPU106は、本露光モードから抜け出し、再びムービーモードに移行して任意の設定を行い、表示部111にムービーを表示する。

【0048】第1の実施形態では、一定時間以上の長秒撮影では、露光・読み出し処理を複数回に分けて行うことで、アナログ段の入力レンジを変えることなく、後段のデジタル信号処理によりダイナミックレンジの広い映像信号が得られ、S/N比の高い映像信号を得ることができる。

【0049】〔第2の実施形態〕図9は第2の実施形態における撮影装置の構成を示すブロック図である。この撮影装置は、レンズ101、絞り113、シャッタ114、AFセンサ120、駆動部112、撮像素子であるCMOSセンサ115、AMP116、A/D変換器104、タイミングジェネレータ(TG)105、メモリコントローラ117、メモリコントローラ用プロセスR

AM118、CPU106、ROM108、RAM109、記録部110、表示部111および操作部107から構成される。

【0050】駆動部112はシャッタ114等を駆動する。TG105は撮像素子を駆動する。メモリコントローラ117は映像信号の変換・記録を行う。記録部110は映像信号を記録する。表示部111は撮影した映像を表示する。

【0051】操作部107には、リリースボタン（図示せず）、絞り値、感度、撮影時間等を設定するためのスイッチおよびメインスイッチが設けられている。リリースボタンはスイッチS1、S2がオンとなる2段階の状態をとり、スイッチS2のオン状態は必ずスイッチS1のオン状態を通過した後に実現される。

【0052】本撮影装置では、露光時間によって撮影シーケンスを通常露光モードと長秒露光モードに切り替える。この切り替えは、操作部107で設定された露光時間または撮影前に演算により求められた露光時間に応じて行われる。

【0053】図10および図11は第2の実施形態における撮影動作処理手順を示すフローチャートである。この処理プログラムはROM108に格納されており、CPU106によって実行される。

【0054】まず、通常露光モードの撮影では、操作部107からメインスイッチが入れると（ステップS31）、CPU106は各部の初期設定を行い、撮影待機状態となる（ステップS32）。CPU106は、レンズ位置、絞り値を駆動部112から読み出し、メモリコントローラ117に対して通常撮影のための設定を行い、現在の撮影装置の状態を表示部111に表示し、この状態で操作部107からの入力待つ。

【0055】スイッチS1、S2の状態を判別し（ステップS33、S34）、スイッチS1が押されていない場合、ステップS32の処理に戻る。一方、スイッチS1が押されてオンになり、スイッチS2がオフである場合、撮影装置は測距モードに移行する（ステップS50）。また一方、スイッチS1と同時にスイッチS2が押された場合、直ちに本露光モードに移行する（ステップS35）。

【0056】測距モードでは、CPU106は、駆動部112にAE・AF動作のための命令を出力する。駆動部112はAFセンサ120を駆動し、絞り113、レンズ101を通った映像信号から測距用信号を検出し、CPU106にデータを送る。

【0057】CPU106は、送られたデータを基に、AE・AF動作の評価を行い、評価値が閾値より大きいかな否かを判別する（ステップS51）。評価値が閾値より大きい場合、評価回数が閾値より大きいかな否かを判別し（ステップS52）、評価回数が閾値に達していない場合、ステップS50の処理に戻って、AE・AF動作

のための制御値を求め、駆動部112に送り、再度、絞り113、レンズ位置を制御してAE・AF動作を行う。この後も、評価値が適切な値となるまで任意の回数、調整を行う。一方、ステップS52で評価回数が閾値に達した場合、ステップS32の処理に戻る。そして、ステップS51でAE・AFの評価値が閾値以下である場合、電源を投入し、撮影待機状態とする。

【0058】AE・AF動作の調整終了後、露光時間が閾値より長いかな否かを判別し（ステップS53）、露光時間が閾値以下であり、スイッチS1が押し続けられている場合、現在のAE・AF状態を保持する。一方、ステップS53で露光時間が閾値より長い場合、CMOSセンサ115を駆動し、暗電流映像を撮影する（ステップS54）。そして、AE・AF動作が終了し、CPU106は再び待機状態に移行する。この状態でスイッチS1が解除され、かつ一定時間が経過した場合、CPU106は本撮影用ブロックの電源を切る。

【0059】一方、ステップS33、S34でスイッチS1の後、スイッチS2が押された場合、CPU106は、本露光モードに移行する（ステップS35）。CPU106は、再度、AE・AF動作を行い、AE・AFの評価値が閾値より大きいかな否かを判別し（ステップS36）、評価値が閾値より大きい場合、ステップS32の処理に戻る。AE・AFの評価値が閾値以下である場合、適正な画質の映像が得られるように調整を行い、かつ本露光時の露光時間 t_0 を求める。

【0060】露光時間が閾値より長いかな否かを判別し（ステップS37）、露光時間が閾値以下である場合、CPU106は、AE・AF調整後、通常撮影モードに移行する（ステップS45）。図12は通常撮影モードの撮影動作を示すタイミングチャートである。まず、メモリコントローラ117から本露光用の同期信号の出力を開始し、CMOSセンサ115の本露光用読み出しを開始する。

【0061】各部の動作を安定させるための任意の時間が経過した後、シャッタ114を開き、任意のタイミングでCMOSセンサ115にリセット信号を出力し、リセット動作を行い、センサ上の余分な電荷を吐き出した後に露光を開始する（ステップS46）。

【0062】先に演算された露光時間 t_0 に基づいたタイミングでシャッタ114を閉じ、露光を終了する。露光終了後、再度、同期信号をCMOSセンサ115に投入し、映像信号の読み出しを開始する（ステップS47）。露光データ（露光映像）は、AMP116、A/D変換器104を通じてデジタルデータに変換され、メモリコントローラ117によりプロセスRAM118の任意の領域に一時記録される。

【0063】そして、シャッタ114を閉じたまま、露光と同じ t_0 時間、再度、CMOSセンサ115を駆動し、暗電流映像を撮影する（ステップS48）。その

後、読み出し動作を行うが、このとき、メモリコントローラ117は先にプロセスRAM118に記録された露光映像を、CMOSセンサ115からの読み出しに同期してプロセスRAM118から読み出し、露光映像と暗電流映像との演算を行い、露光・読み出し時の暗電流成分を打ち消し、この映像信号を本露光映像としてプロセスRAM118の別の領域に記録する（ステップS49）。

【0064】このようにすることで、記録された露光映像からCMOSセンサ115の暗電流成分および固定パターンノイズを打ち消すことができる。さらに、この後、CPU106は、メモリコントローラ117にコマンドを送り、プロセスRAM118のデータに対し、記録する画像フォーマットに応じた信号変換を行わせ、再度、プロセスRAM118の別の領域に記録させる（ステップS55）。

【0065】任意の画像フォーマットに変換された映像信号は、記録部110に送られ、記録媒体に記録される。また、CPU106は、再度、メモリコントローラ117にコマンドを送り、信号変換前のデータに対して表示用の変換を行わせ、変換後信号を表示部111に送り、撮影画像を表示する（ステップS56）。

【0066】そして、この時点でスイッチS2が押し続けられているかな否かを判別し（ステップS57）、押し続けられている場合、ステップS56の処理に戻って表示部111での撮影画像の表示をスイッチS2が放されるまで継続する。一方、ステップS57でスイッチS2が放された後、CPU106は、本露光モードから抜け出し、再び待機状態に移行して任意の設定を行い、撮影待機状態となる。

【0067】つぎに、長秒露光モードを示す。ステップS37で操作部107で設定された露光時間、あるいは測距モードで計測された露光時間が予め設定された閾値より長い場合、CPU106は、長秒露光モードでの動作を開始する。

【0068】図13は長秒露光モードの撮影動作を示すタイミングチャートである。ここでは、露光時間が単位時間 t_1 の4倍である場合を示す。本実施形態の長秒撮影は、本露光開始前に暗電流成分および固定パターンノイズを含んだ任意の単位時間 t_1 分の暗電流信号を取り込んでおき、本露光時に露光時間を予め決められた一定の単位時間 t_1 毎に区切って露光・読み出しを行い、出力される複数枚の映像信号と暗電流信号の演算を行い、最終的に1枚の映像信号を得るものである。

【0069】また、CMOSセンサ115では、画素信号の読み出しは独立に行われるので、連続露光時、読み出し開始位置と終了位置とでは、露光時間に時間差 t_2 が存在する。これを補正するために、最初の露光直後の読み出し信号も露光信号として演算に用い、露光終了後、再び時間差 t_2 に相当する暗電流を撮影し、補正に

用いる。

【0070】このようにすることで、長秒時の暗電流成分増加によるA/D変換器部分での露光信号のダイナミックレンジが狭くなることを防ぎ、かつメモリ記録前に暗電流成分をキャンセルして信号成分だけにすることで、メモリ記録時のビット幅を広げることなく効率的にメモリ領域を使用できる。

【0071】また、図13では露光信号を全て記録しているが、読み出し毎に前回の露光信号と順次演算し、その結果をメモリに記録することも可能である。この場合、更にメモリを効率よく使用できる。また逆に、暗電流信号を本露光終了時から撮影して演算することも可能である。この場合、本露光前に暗電流信号を撮影する時間を省くことができ、シャッタタイムラグを少なくすることができる。以下、図10、図11のフローチャートにしたがって長秒露光時の動作を示す。

【0072】まず、ステップS32の待機状態において、スイッチS1が押され（ステップS33）、測距結果より単位時間t1より長い露光時間が設定されたものとする（ステップS53）。CPU106は、本撮影ブロック119に電源を投入し、暗電流信号の撮影を開始する（ステップS54）。単位時間t1駆動後、時間差t2の読み出しを行い、読み出された暗電流信号をプロセスRAM118に記録する。CPU106は、暗電流信号記録後、ステップS32の待機状態に移行する。

【0073】スイッチS1の後、スイッチS2が押されると（ステップS34）、CPU106は、本撮影モードに移行する（ステップS35）。CPU106は、再度、AE・AF動作を行い、適正な画質の映像が得られるように調整を行う（ステップS36）。

【0074】AE・AF調整後、露光時間が閾値より長いかなかを判別し（ステップS37）、露光時間が閾値より長い場合、CPU106は、長秒撮影モードに移行する（ステップS38）。長秒撮影モードでは、まず、メモリコントローラ117から本露光用の同期信号の出力を開始し、シャッタ114を開き、CMOSセンサ115にリセット信号を出力し、リセット動作を行い、センサ上の余分な電荷を吐き出した後に露光を開始する（ステップS39）。メモリコントローラ117は、CMOSセンサ115からの露光信号の読み出しと同時に、スイッチS1が押された時に記録した暗電流信号を読み出し、露光信号から暗電流信号を減算した信号をプロセスRAM118の任意の空き領域に順次記録していく。

【0075】CPU106は、1V期間の映像信号の記録が終了する毎に、残り露光時間を計算し、残り露光時間と1V期間の最大露光時間に等しい閾値とを比較し（ステップS40）、残り露光時間が閾値以上である場合、ステップS39の処理に戻って露光・読み出しを再び行う。一方、残り露光時間が閾値より短くなった場

合、CPU106は、最終露光段階に移行する（ステップS41）。

【0076】演算された残りの露光時間が経過した後、シャッタ114を閉じ、露光を終了し、最終露光信号をプロセスRAM118に記録する（ステップS42）。露光終了後、読み出し時間差を補正するための暗電流撮影を行い、同様にプロセスRAM118に記録する（ステップS43）。

【0077】この撮影終了後、CPU106は、プロセスRAM118の複数枚の露光信号に対する演算命令をメモリコントローラ117に送る。メモリコントローラ117は、複数枚の露光信号を順次加算して1枚の本露光映像を作成し、プロセスRAM118に記録する（ステップS44）。

【0078】この状態は、図13において、読出1の信号と読出6の信号との差を求めて露光1とし、他の読出2～読出5の信号には読出0の信号との差を求めて露光2～露光5とし、本露光画像としては露光1～露光5の信号を加算したものとする。

【0079】以降、通常露光モード時と同様、プロセスRAM118のデータに対して記録する画像フォーマットに応じた信号変換を行わせ、再度、プロセスRAM118の別の領域に記録する（ステップS55）。

【0080】任意の画像フォーマットに変換された映像信号は、記録部110に送られ、記録媒体に記録される。また、CPU106は、再度、メモリコントローラ117にコマンドを送り、信号変換前のデータに対して表示用の変換を行わせ、変換後信号を表示部111に送り、撮影画像を表示する（ステップS56）。この時点でスイッチS2が押し続けられているかなかを判別し（ステップS57）、スイッチS2が押し続けられている場合、表示部111での撮影画像の表示をスイッチS2が放されるまで継続する。スイッチS2が放された後、CPU106は、本露光モードから抜け出し、再び待機状態に移行し、任意の設定を行い、撮影待機状態となる。

【0081】このように、第2の実施形態では、一定時間以上の長秒撮影時、露光・読み出し処理を複数回に分けて行うことで暗電流増加によるアナログ段の入力レンジが狭くなることを防ぎ、また、暗電流信号を読み出した信号から減算後にメモリに記録することでメモリの語長を広げることなく、露光信号のダイナミックレンジを確保でき、映像の品質を落とすことなく効率よくメモリを使用することができる。

【0082】尚、以上が本発明の実施の形態の説明であるが、本発明は、これら実施の形態の構成に限られるものではなく、特許請求の範囲で示した機能、または実施の形態の構成が持つ機能が達成できる構成であればどのようなものであっても適用可能である。例えば、1回の露光動作中、n回の読み出しを行う場合、絞リ制御直を

のための制御値を求め、駆動部112に送り、再度、絞り113、レンズ位置を制御してAE・AF動作を行う。この後も、評価値が適切な値となるまで任意の回数、調整を行う。一方、ステップS52で評価回数が閾値に達した場合、ステップS32の処理に戻る。そして、ステップS51でAE・AFの評価値が閾値以下である場合、電源を投入し、撮影待機状態とする。

【0058】AE・AF動作の調整終了後、露光時間が閾値より長いかな否かを判別し（ステップS53）、露光時間が閾値以下であり、スイッチS1が押し続けられている場合、現在のAE・AF状態を保持する。一方、ステップS53で露光時間が閾値より長い場合、CMOSセンサ115を駆動し、暗電流映像を撮影する（ステップS54）。そして、AE・AF動作が終了し、CPU106は再び待機状態に移行する。この状態でスイッチS1が解除され、かつ一定時間が経過した場合、CPU106は本撮影用ブロックの電源を切る。

【0059】一方、ステップS33、S34でスイッチS1の後、スイッチS2が押された場合、CPU106は、本露光モードに移行する（ステップS35）。CPU106は、再度、AE・AF動作を行い、AE・AFの評価値が閾値より大きいかな否かを判別し（ステップS36）、評価値が閾値より大きい場合、ステップS32の処理に戻る。AE・AFの評価値が閾値以下である場合、適正な画質の映像が得られるように調整を行い、かつ本露光時の露光時間 t_0 を求める。

【0060】露光時間が閾値より長いかな否かを判別し（ステップS37）、露光時間が閾値以下である場合、CPU106は、AE・AF調整後、通常撮影モードに移行する（ステップS45）。図12は通常撮影モードの撮影動作を示すタイミングチャートである。まず、メモリコントローラ117から本露光用の同期信号の出力を開始し、CMOSセンサ115の本露光用読み出しを開始する。

【0061】各部の動作を安定させるための任意の時間が経過した後、シャッタ114を開き、任意のタイミングでCMOSセンサ115にリセット信号を出力し、リセット動作を行い、センサ上の余分な電荷を吐き出した後に露光を開始する（ステップS46）。

【0062】先に演算された露光時間 t_0 に基づいたタイミングでシャッタ114を閉じ、露光を終了する。露光終了後、再度、同期信号をCMOSセンサ115に入力し、映像信号の読み出しを開始する（ステップS47）。露光データ（露光映像）は、AMP116、A/D変換器104を通じてデジタルデータに変換され、メモリコントローラ117によりプロセスRAM118の任意の領域に一時記録される。

【0063】そして、シャッタ114を閉じたまま、露光と同じ t_0 時間、再度、CMOSセンサ115を駆動し、暗電流映像を撮影する（ステップS48）。その

後、読み出し動作を行うが、このとき、メモリコントローラ117は先にプロセスRAM118に記録された露光映像を、CMOSセンサ115からの読み出しに同期してプロセスRAM118から読み出し、露光映像と暗電流映像との演算を行い、露光・読み出し時の暗電流成分を打ち消し、この映像信号を本露光映像としてプロセスRAM118の別の領域に記録する（ステップS49）。

【0064】このようにすることで、記録された露光映像からCMOSセンサ115の暗電流成分および固定パターンノイズを打ち消すことができる。さらに、この後、CPU106は、メモリコントローラ117にコマンドを送り、プロセスRAM118のデータに対し、記録する画像フォーマットに応じた信号変換を行わせ、再度、プロセスRAM118の別の領域に記録させる（ステップS55）。

【0065】任意の画像フォーマットに変換された映像信号は、記録部110に送られ、記録媒体に記録される。また、CPU106は、再度、メモリコントローラ117にコマンドを送り、信号変換前のデータに対して表示用の変換を行わせ、変換後信号を表示部111に送り、撮影画像を表示する（ステップS56）。

【0066】そして、この時点でスイッチS2が押し続けられているかな否かを判別し（ステップS57）、押し続けられている場合、ステップS56の処理に戻って表示部111での撮影画像の表示をスイッチS2が放されるまで継続する。一方、ステップS57でスイッチS2が放された後、CPU106は、本露光モードから抜け出し、再び待機状態に移行して任意の設定を行い、撮影待機状態となる。

【0067】つぎに、長秒露光モードを示す。ステップS37で操作部107で設定された露光時間、あるいは測距モードで計測された露光時間が予め設定された閾値より長い場合、CPU106は、長秒露光モードでの動作を開始する。

【0068】図13は長秒露光モードの撮影動作を示すタイミングチャートである。ここでは、露光時間が単位時間 t_1 の4倍である場合を示す。本実施形態の長秒撮影は、本露光開始前に暗電流成分および固定パターンノイズを含んだ任意の単位時間 t_1 分の暗電流信号を取り込んでおき、本露光時に露光時間を予め決められた一定の単位時間 t_1 毎に区切って露光・読み出しを行い、出力される複数枚の映像信号と暗電流信号の演算を行い、最終的に1枚の映像信号を得るものである。

【0069】また、CMOSセンサ115では、画素信号の読み出しは独立に行われるので、連続露光時、読み出し開始位置と終了位置とでは、露光時間に時間差 t_2 が存在する。これを補正するために、最初の露光直後の読み出し信号も露光信号として演算に用い、露光終了後、再び時間差 t_2 に相当する暗電流を撮影し、補正に

用いる。

【0070】このようにすることで、長秒時の暗電流成分増加によるA/D変換器部分での露光信号のダイナミックレンジが狭くなることを防ぎ、かつメモリ記録前に暗電流成分をキャンセルして信号成分だけにすることで、メモリ記録時のビット幅を広げることなく効率的にメモリ領域を使用できる。

【0071】また、図13では露光信号を全て記録しているが、読み出し毎に前回の露光信号と順次演算し、その結果をメモリに記録することも可能である。この場合、更にメモリを効率よく使用できる。また逆に、暗電流信号を本露光終了時から撮影して演算することも可能である。この場合、本露光前に暗電流信号を撮影する時間を省くことができ、シャッタタイムラグを少なくすることができる。以下、図10、図11のフローチャートにしたがって長秒露光時の動作を示す。

【0072】まず、ステップS32の待機状態において、スイッチS1が押され（ステップS33）、測距結果より単位時間t1より長い露光時間が設定されたものとする（ステップS53）。CPU106は、本撮影ブロック119に電源を投入し、暗電流信号の撮影を開始する（ステップS54）。単位時間t1駆動後、時間差t2の読み出しを行い、読み出された暗電流信号をプロセスRAM118に記録する。CPU106は、暗電流信号記録後、ステップS32の待機状態に移行する。

【0073】スイッチS1の後、スイッチS2が押されると（ステップS34）、CPU106は、本撮影モードに移行する（ステップS35）。CPU106は、再度、AE・AF動作を行い、適正な画質の映像が得られるように調整を行う（ステップS36）。

【0074】AE・AF調整後、露光時間が閾値より長いかなかを判別し（ステップS37）、露光時間が閾値より長い場合、CPU106は、長秒撮影モードに移行する（ステップS38）。長秒撮影モードでは、まず、メモリコントローラ117から本露光用の同期信号の出力を開始し、シャッタ114を開き、CMOSセンサ115にリセット信号を出力し、リセット動作を行い、センサ上の余分な電荷を吐き出した後に露光を開始する（ステップS39）。メモリコントローラ117は、CMOSセンサ115からの露光信号の読み出しと同時に、スイッチS1が押された時に記録した暗電流信号を読み出し、露光信号から暗電流信号を減算した信号をプロセスRAM118の任意の空き領域に順次記録していく。

【0075】CPU106は、1V期間の映像信号の記録が終了する毎に、残り露光時間を計算し、残り露光時間と1V期間の最大露光時間に等しい閾値とを比較し（ステップS40）、残り露光時間が閾値以上である場合、ステップS39の処理に戻って露光・読み出しを再び行う。一方、残り露光時間が閾値より短くなった場

合、CPU106は、最終露光段階に移行する（ステップS41）。

【0076】演算された残りの露光時間が経過した後、シャッタ114を閉じ、露光を終了し、最終露光信号をプロセスRAM118に記録する（ステップS42）。露光終了後、読み出し時間差を補正するための暗電流撮影を行い、同様にプロセスRAM118に記録する（ステップS43）。

【0077】この撮影終了後、CPU106は、プロセスRAM118の複数枚の露光信号に対する演算命令をメモリコントローラ117に送る。メモリコントローラ117は、複数枚の露光信号を順次加算して1枚の本露光映像を作成し、プロセスRAM118に記録する（ステップS44）。

【0078】この状態は、図13において、読出1の信号と読出6の信号との差を求めて露光1とし、他の読出2～読出5の信号には読出0の信号との差を求めて露光2～露光5とし、本露光画像としては露光1～露光5の信号を加算したものとする。

【0079】以降、通常露光モード時と同様、プロセスRAM118のデータに対して記録する画像フォーマットに応じた信号変換を行わせ、再度、プロセスRAM118の別の領域に記録する（ステップS55）。

【0080】任意の画像フォーマットに変換された映像信号は、記録部110に送られ、記録媒体に記録される。また、CPU106は、再度、メモリコントローラ117にコマンドを送り、信号変換前のデータに対して表示用の変換を行わせ、変換後信号を表示部111に送り、撮影画像を表示する（ステップS56）。この時点でスイッチS2が押し続けられているかなかを判別し（ステップS57）、スイッチS2が押し続けられている場合、表示部111での撮影画像の表示をスイッチS2が放されるまで継続する。スイッチS2が放された後、CPU106は、本露光モードから抜け出し、再び待機状態に移行し、任意の設定を行い、撮影待機状態となる。

【0081】このように、第2の実施形態では、一定時間以上の長秒撮影時、露光・読み出し処理を複数回に分けて行うことで暗電流増加によるアナログ段の入力レンジが狭くなることを防ぎ、また、暗電流信号を読み出した信号から減算後にメモリに記録することでメモリの語長を広げることなく、露光信号のダイナミックレンジを確保でき、映像の品質を落とすことなく効率よくメモリを使用することができる。

【0082】尚、以上が本発明の実施の形態の説明であるが、本発明は、これら実施の形態の構成に限られるものではなく、特許請求の範囲で示した機能、または実施の形態の構成が持つ機能が達成できる構成であればどのようなものであっても適用可能である。例えば、1回の露光動作中、n回の読み出しを行う場合、絞リ制御値を

n倍にしてもよい。

【0083】また、本発明は複数の機器（例えば、ホストコンピュータ、インターフェース機器、リーダー、プリンタなど）から構成されるシステムに適用してもよいし、1つの機器からなる装置に適用してもよい。また、以上の実施の形態のソフト構成とハード構成は、適宜置き換えることができるものである。また、本発明は、以上の各実施の形態、又は、それら技術要素を必要に応じて組み合わせるようにしてもよい。また、本発明は、特許請求の範囲、または、実施の形態の構成の全体若しくは一部が、1つの装置を形成するものであっても、他の装置と結合するようなものであっても、装置を構成する要素となるようなものであってもよい。

【0084】また、本発明は、静止画を撮影する電子スチルカメラ、動画を撮影するビデオムービーカメラ等、種々の形態のカメラ、更には、カメラ以外の撮像装置や、それらカメラ、撮像装置に適用される装置、そして、これら装置を構成する要素に対しても適用できるものである。

【0085】また、本発明は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記憶した記録媒体を、システムあるいは装置にプログラムを供給することによって達成される場合にも適用できることはいうまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が本発明の新規な機能を実現することになり、そのプログラムを記憶した記憶媒体は本発明を構成することになる。

【0086】上記実施形態では、図2、図3、図10、図11のフローチャートに示すプログラムコードは記憶媒体であるROMに格納されている。プログラムコードを供給する記憶媒体としては、ROMに限らず、例えばフロッピー（登録商標）ディスク、ハードディスク、光ディスク、光磁気ディスク、CD-ROM、CD-R、DVD、磁気テープ、不揮発性のメモ리카ード、他のコンピュータからのダウンロードなどを用いることができる。

【0087】

【発明の効果】本発明によれば、長時間露光撮影時においても撮像素子から出力される信号が後段のアナログ部のダイナミックレンジを越えることなく撮影することができ、撮影画像の画質を向上させることができる。

【図面の簡単な説明】

【図1】第1の実施形態における撮像装置の構成を示すブロック図である。

【図2】撮影動作処理手順を示すフローチャートである。

【図3】図2につづく撮影動作処理手順を示すフローチャートである。

【図4】通常露光モードにおけるCCD駆動信号の変化を示すタイミングチャートである。

【図5】長秒露光モードにおけるCCD駆動信号の変化を示すタイミングチャートである。

【図6】露光時間に対するCCD出力電圧の変化を示すグラフである。

【図7】露光時間が通常露光単位時間 t の4倍である場合の撮像動作を示すタイミングチャートである。

【図8】図7の場合のCCD駆動信号の変化を示すタイミングチャートである。

【図9】第2の実施形態における撮影装置の構成を示すブロック図である。

【図10】第2の実施形態における撮影動作処理手順を示すフローチャートである。

【図11】図10につづく撮影動作処理手順を示すフローチャートである。

【図12】通常撮影モードの撮影動作を示すタイミングチャートである。

【図13】長秒露光モードの撮影動作を示すタイミングチャートである。

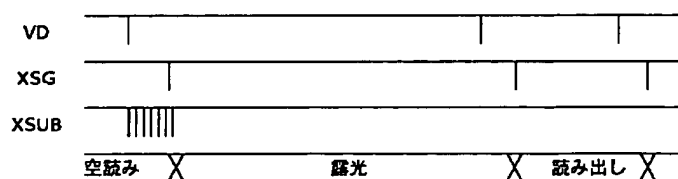
【図14】従来の撮像装置の構成を示すブロック図である。

【図15】本露光および読み出し時の駆動信号の変化を示すタイミングチャートである。

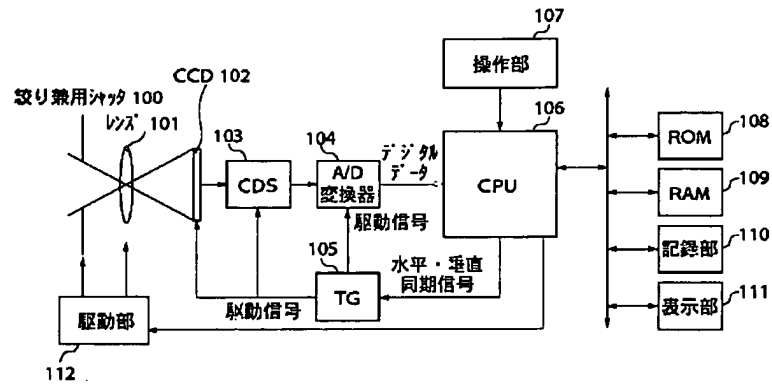
【符号の説明】

102 CCD
104 A/D変換器
106 CPU
107 操作部
108 ROM
109 RAM
115 CMOSセンサ
118 プロセスRAM

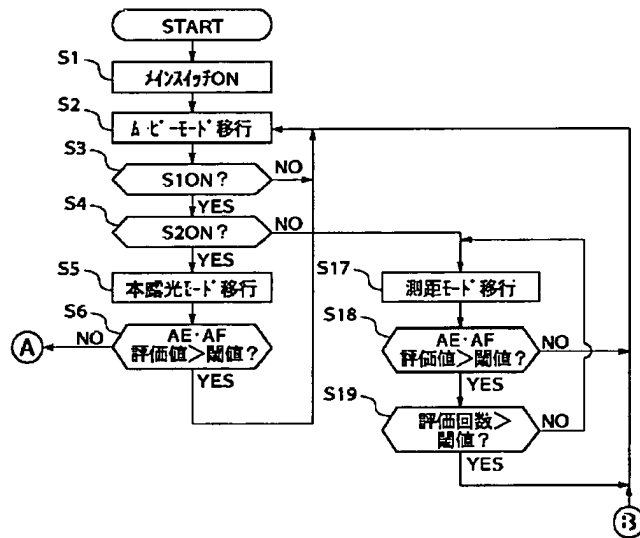
【図15】



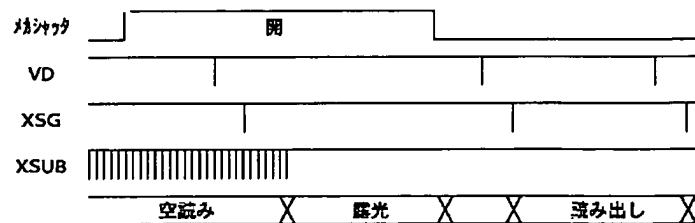
【図1】



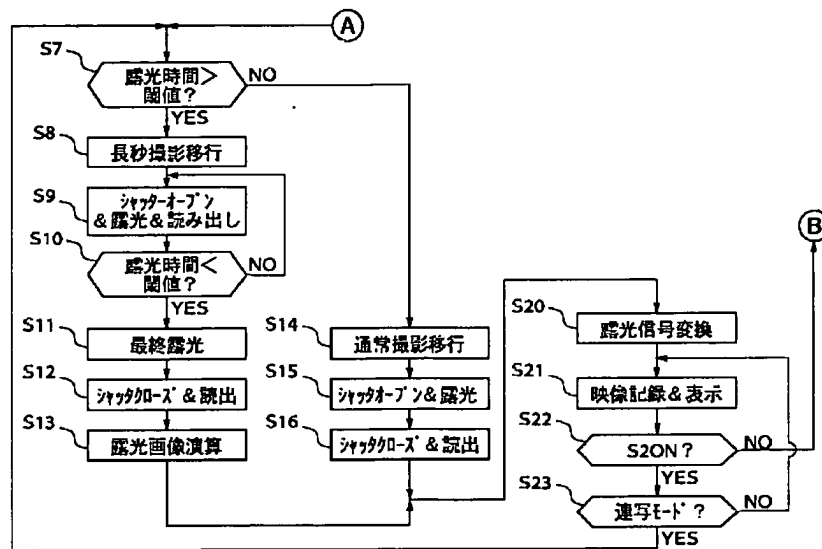
【図2】



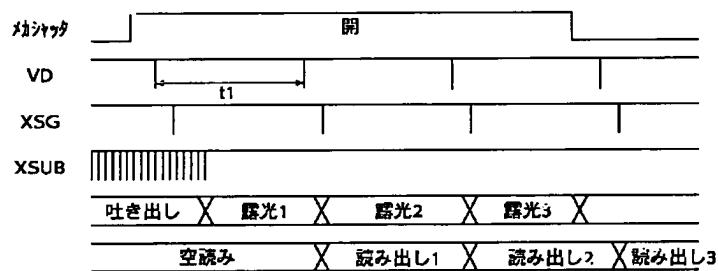
【図4】



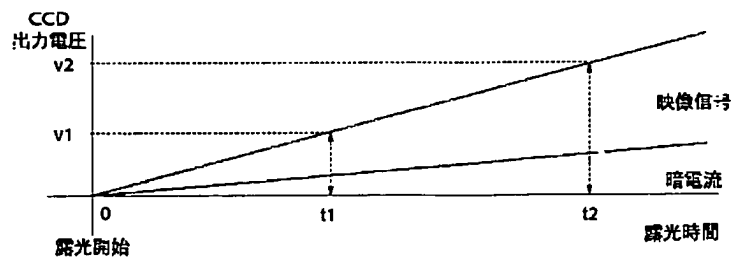
【図3】



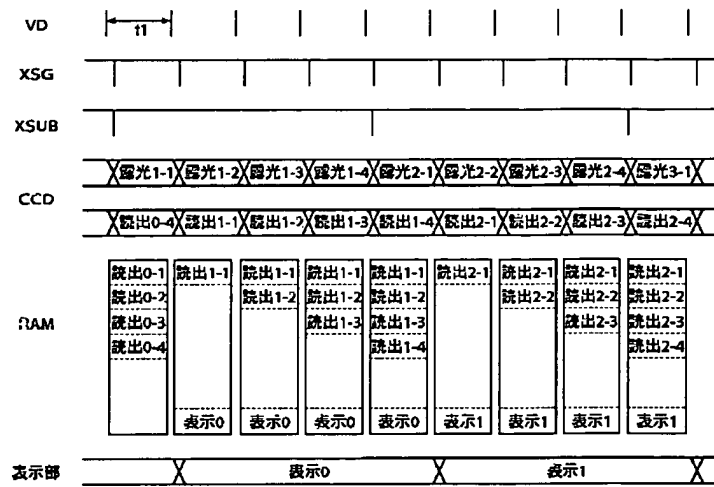
【図5】



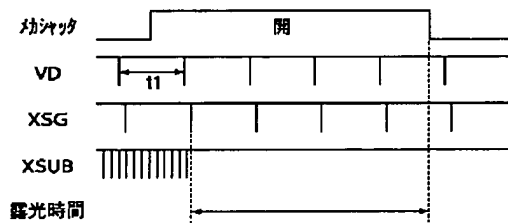
【図6】



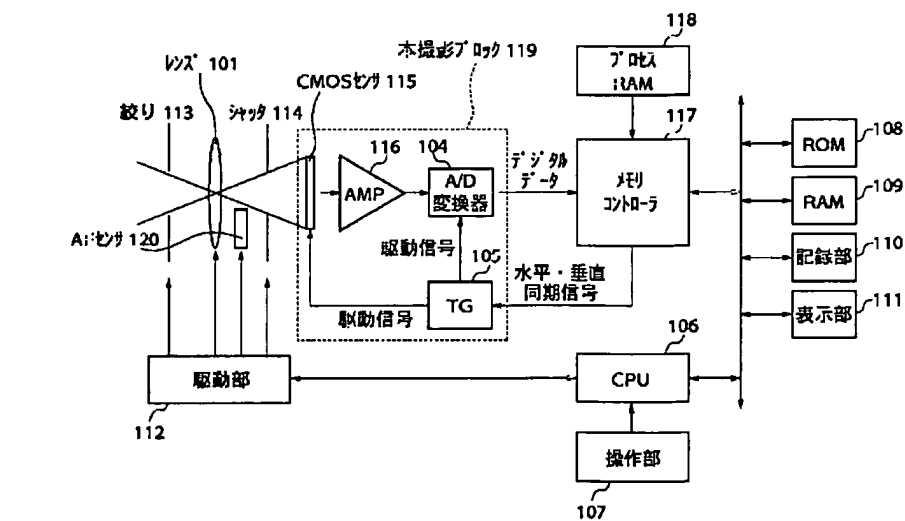
【図7】



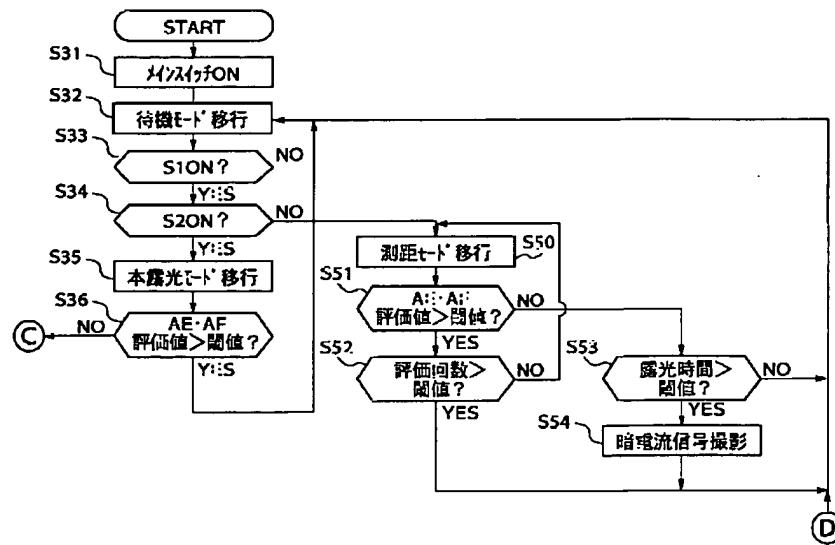
【図8】



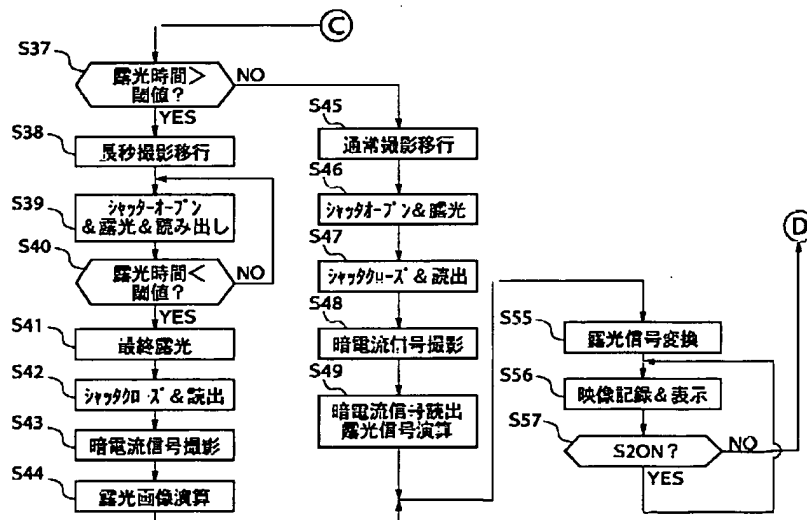
【図9】



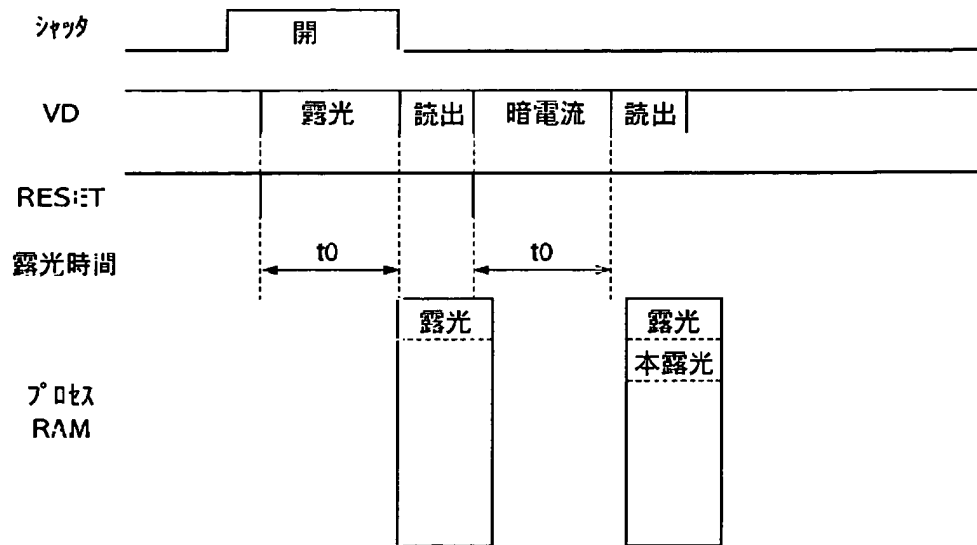
【図10】



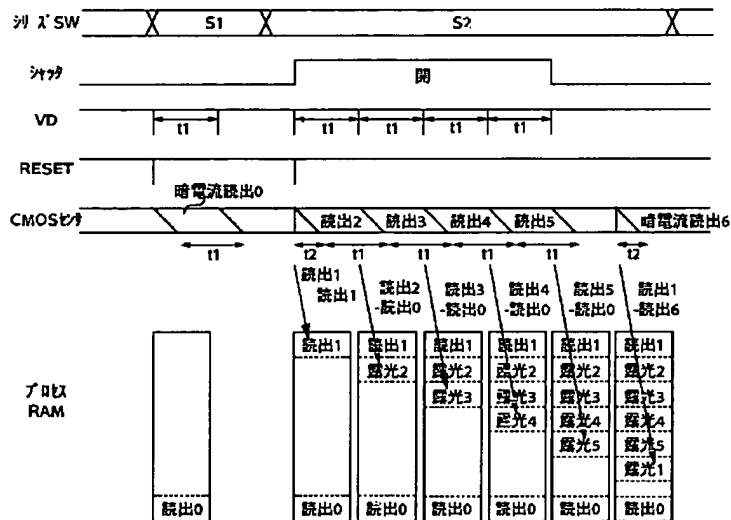
【図11】



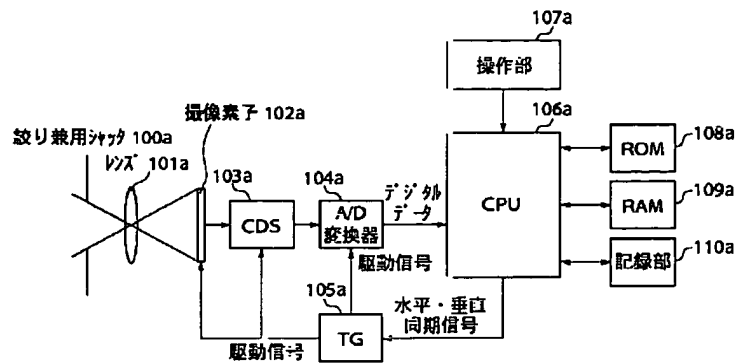
【図12】



【図13】



【図14】



フロントページの続き

(51)Int. Cl.⁷
H04N 5/225

識別記号

F I
H04N 5/225

(参考)
F

Fターム(参考) 2H002 AB03 CC09 JA07
2H054 AA01
2H104 AA12
5B057 BA02 BA11 BA28 CE08 CH08
5C022 AA13 AB02 AB12 AB17 AB22
AB37 AC32 AC42 AC52 AC54
AC69